

Bausteinbeschreibung

Symbolname	FB_SENSOR
Titel	Sensorsignal auswerten
Familie	Allgemein
Autor	M.Glarner
Ablauffähig auf	<input type="checkbox"/> S7-300 <input type="checkbox"/> S7-400 <input checked="" type="checkbox"/> S7-1200 <input checked="" type="checkbox"/> S7-1500
Sprache	<input checked="" type="checkbox"/> SCL <input type="checkbox"/> AWL <input type="checkbox"/> KOP/FUP
Version	1.00
Datum	10.12.2019
Optimiert	<input checked="" type="checkbox"/> ja <input type="checkbox"/> nein
Warnungen	-



Kurzbeschreibung

Ein Sensorsignal, z.B. eine Lichtschranke oder ein Initiator, wird ausgewertet. Das Signal kann invertiert werden, wenn z.B. ein Öffner verwendet wird. Der Zustand «belegt» des Sensors wird im Status mit und ohne Verzögerung angezeigt. Die Verzögerungszeiten werden nur gestartet, wenn die Freigaben vorhanden sind.

Eingangsparameter

e_Sensor	BOOL	Sensorsignal
e_Frg_belegt	BOOL	1=Freigabe für Zeit belegt
e_Frg_frei	BOOL	1=Freigabe für Zeit frei

Durchgangparameter

ea_Ctrl	Struct	UDT_SENSOR_Ctrl
ea_Para	Struct	UDT_SENSOR_Para

UDT_STANDBY_Ctrl

stat_belegt	BOOL	Status Sensor ist belegt
Der Status des Sensors wird unverzögert ausgegeben nach einer eventuellen Invertierung		
stat_belegt_verz_ein_aus	BOOL	Status Sensor ist belegt verzögert ein und aus

UDT_STANDBY_Para

Verz_Sensor_belegt	TIME	Verzögerung Sensor belegt
Die Verzögerungszeit läuft nur ab, wenn «e_Frg_belegt» vorhanden ist.		
Verz_Sensor_frei	TIME	Verzögerung Sensor frei
Die Verzögerungszeit läuft nur ab, wenn «e_Frg_frei» vorhanden ist.		
Signal_invertieren	BOOL	Sensorsignal invertieren (1=Sensorsignal 1=belegt; 1=Sensorsignal 0=belegt)
0 = Sensorsignal logisch 1 = belegt		
1 = Sensorsignal logisch 0 = belegt		

Versionshistorie

1.00 10.12.2019 M.Glarner

> Erstellungsversion